Rapport de réunion

Semaine 04 - Réunion de clôture

# Ordre du jour

(les réponses sont en gras)

* Description des différents éléments
  + Blocks OpenPLC
  + Outil d’Importation
* GitHub

# Description

## Voici tout les chemin et complément d’information

## GitHub

https://github.com/Mathieu-Giamberini/I2C-GIO\_OpenPLC

## Librairie

* Projet de test :
  + Projet OpenPLC : 2\_PLC/I2C - Test new block
  + Schémas : 4\_Doc/2\_Bloque/shemas\_montage\_led-bp\_test\_i2c.pdf
  + Photo : 1\_Reunion/img/ES.jpg
* Librairie  :
  + AW9523B : 6\_Import/lib/AW9523B.zip
  + RLY08 : 6\_Import/lib/RLY08.zip
* Point d’amélioration :
  + AW9523B : la configuration des pins est fais tout les cycles et indépendamment des autres bloques. Aucune sécurité empêche d’utiliser le même pin en entré et en sortie.

## Documentation

* Doc constructeur cartes E/S:
  + AW9523B : 4\_Doc/1\_Carte/AW9523B.pdf
  + RLY08 : robot-electronics.co.uk/htm/rly08i2c.htm
* Doc librairie :
  + En commentaire des bloques
* Doc outil d’importation
  + 4\_Doc/2\_Bloque/OpenPLC I2C - Doc - outil d'importation.pdf
  + Point d’amélioration : Le contenue des fichiers n’est pas décrit (xml, h, txt, c) sauf pour une référence vers la [documentation](https://autonomylogic.com/docs/3-3-adding-new-blocks-to-openplc-editors-library/) OpenPLC

## Outil d’importation

* Fichier python : 6\_Import/OpenPLC Import Tool – vINSA
* L’outil n’a été testé que sur un ordinateur, il est possible qu’il reste des bugs qui surviendrons que sur d’autre.

# Roadmap

* POC : Premier interfaçage – fin octobre
  + Prise en main
    - (-) Lecture des documentations
    - (-) Premier programme
    - (-) Premier block custom
    - (-) Block communiquant en I2C
* E/S déporté – début novembre
  + Interfaçage d’une carte entre sortie I2C
    - (-) Câblage pour le test
    - (-) Création d’un block custom pour utilise la carte
    - (-) Outil d’import des librairies
    - (-) Documenter la réalisation (ce qui est pas dans la doc)
* Optimisation du code
  + Gestion des erreurs
  + Configuration des AW9523B intelligente
  + Bloque de changement d’adresse RLY08-B
* Développement d’une interface I2C native – abandonné
  + Etude de faisabilité
    - ( ) Familiarisation avec le code
    - ( ) Proposition d’une architecture (UML)
* Rendue INSA
  + PPT
* <Phase n> – <soft Deadline>
  + <Etape n>
    - ( ) <objectif>